

МІНІСТЕРСТВО ОСВІТИ І НАУКИ УКРАЇНИ  
ХАРКІВСЬКИЙ НАЦІОНАЛЬНИЙ УНІВЕРСИТЕТ РАДІОЕЛЕКТРОНІКИ



ЗАТВЕРДЖУЮ

Голова приймальної  
комісії ХНУРЕ

Ігор РУБАН

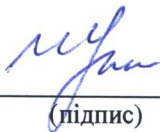
« 30 » 04 2026 р.

ПРОГРАМА  
ВСТУПНОГО ВИПРОБУВАННЯ ЗІ СПЕЦІАЛЬНОСТІ  
для вступу на третій (освітньо-науковий) рівень вищої освіти  
у 2026 році

Спеціальність F7 Комп'ютерна інженерія

Протокол засідання приймальної комісії від «30» квітня 2026 р. № 15

Голова предметної комісії

  
(підпис)

Геннадій КРИВУЛЯ  
(ім'я, прізвище)

Зав. відділом аспірантури  
та докторантури

  
(підпис)

Валентина КИРІЙ  
(ім'я, прізвище)

Відповідальний секретар  
приймальної комісії

  
(підпис)

Діана РУДЕНКО  
(ім'я, прізвище)

Програма розроблена фаховою комісією зі спеціальності F7 Комп'ютерна інженерія у складі:

голова комісії:

Геннадій КРИВУЛЯ – д.т.н., професор, професор кафедри АПОТ;

члени комісії:

Андрій КОВАЛЕНКО – д.т.н., професор, зав. кафедри ЕОМ;

Олеся БАРКОВСЬКА – к.т.н., доцент, доцент кафедри ЕОМ;

Олександр ШКІЛЬ – к.т.н., с.н.с., доцент кафедри АПОТ.

# 1 ТЕМАТИКА ЗАПИТАНЬ ТА РЕКОМЕНДОВАНА ЛІТЕРАТУРА

## 1.1 Історія розвитку комп'ютерних систем, мереж та їх компонентів

1 Етапи розвитку засобів обчислювальної, керуючої та вимірювальної техніки та їх компонентів. Класифікація Фліна.

2 Цифрові та аналогові комп'ютерні системи: основні принципи побудови та організації обчислювального процесу.

3 Класифікація комп'ютерів за різними ознаками. Таблиця параметрів обчислювальних систем TOP-500.

4 Розвиток інтегральних технологій, закон Мура та фізичні обмеження розвитку кремнієвих технологій.

5 Нові технології створення компонентів та структур комп'ютерів (оптичних, кріоелектронних, біокомп'ютерів, квантових комп'ютерів). Закони Гроша, Амдала.

6 Глобальні технології, що масштабують моделі комп'ютингу: 1) Cyber-Physical Systems. 2) Internet of Things and Everything. 3) Web-, Cloud-, Mobile-, Service-, Network-, Automotive-, Big Data-, and Quantum- computing. 4) Smart Objects and Infrastructure: Enterprise, University, City, and Government.

7 Проривні системо-утворювальні дизрапторні напрями: 1) Технологія мобілізації ресурсів людей для розробки апаратного забезпечення – Crowdsourcing/open-sourcing of hardware development; 2) Технологія навчання Massive Open Online Course (MOOC); 3) Виртуальні/альтернативні валюти (Bitcoin); 4) Технологія використання гаджетів для здійснення платежів (Smartphone for payment); 5) Хмарні обчислення (Cloud computing); 6) Робототехніка (Robots as source of labor); 7) Використання енергонезалежної пам'яті для забезпечення доступності та портативності (перенесення) даних (Nonvolatile memory influencing big data accessibility and portability); 8) Квантові не детерміновані обчислення (Quantum/nondeterministic computing); 9) 3D друк (3D printing); 10) «Зелені» обчислення (Green computing); 11) Нові інтерфейси користувача (New user interfaces –Siri, Kinect).

8 Розвиток імерсивного досвіду (занурення в штучне digital-середовище): цифровий двійник клієнта, децентралізована ідентифікація, метавсесвіти, супердодатки, внутрішні кадрові маркетплейси, web3.

9 Застосування штучного інтелекту: автономні системи, проектування із застосуванням ШІ, Machine Learning для генерації коду.

10 Інновації в галузі оптимізації доставки технологій: розширений FinOps (Augmented FinOps), обчислювальні сховища або платформна розробка.

## **1.2 Математичні, арифметичні та логічні основи обчислювальної техніки**

1 Алгоритмічна універсальність комп'ютерів. Машина Тьюрінга. Основи алгебри логіки. Способи подання систем логічних функцій, методи їх мінімізації. Функціональна повнота систем логічних функцій. Аналіз та синтез комбінаційних схем.

2 Абстрактний автомат. Аналіз і синтез скінченних автоматів. Мінімізація абстрактних автоматів. Структурний автомат.

3 Подання інформації в комп'ютерах. Системи числення. Способи представлення даних. Подання десяткових чисел та буквеної інформації.

4 Організація виконання арифметичних та логічних операцій і способи їх прискорення.

5 Відносини між моделями та алгоритмами комп'ютера. Розумні структури даних. Обчислювальна складність алгоритмів

## **1.3 Архітектура комп'ютерних систем та принципи обробки інформації**

1 Архітектура і структури комп'ютерів, варіанти їх архітектурно-структурної організації. Апаратні та програмні платформи комп'ютерів, їх приклади.

2 Характеристики комп'ютерів (продуктивність, надійність, достовірність обробки інформації, способи представлення інформації, ємність оперативного та постійного запам'ятовувального пристрою).

3 Кеш-пам'ять, VLIW – технології, застосування внутрішньої мови високого рівня.

4 Інтенсивні та екстенсивні структури комп'ютерних систем (модель фон-Неймана-Лебедева, комп'ютери з зосередженими та розосередженими апаратними засобами, комп'ютери з програмовною структурою, архітектура «процесор в пам'яті»).

5 Формування, вилучення, представлення та опрацювання знань в комп'ютерних системах. Способи керування знаннями. Комп'ютери для роботи з алгебрами складних структур даних, лексикографічні системи, текст-процесінг.

6 Нейронні мережі. Архітектурні особливості та функціональні можливості.

7 Чотири парадигми комп'ютингу: імовірнісний комп'ютинг (probabilistic computing), реверсивний або термодинамічний комп'ютинг (reversible or thermodynamic computing), нейроморфний комп'ютинг (neuromorphic computing), квантовий комп'ютинг (quantum computing).

#### **1.4 Комп'ютерні системи**

1 Різновиди комп'ютерних систем та комплексів. Класифікації Фліна, Ерлангера, Шора.

2 Багатомашинні та багатопроцесорні системи. Особливості побудови та використання.

3 Проблемно-орієнтовані системи: орієнтовані на знання, матричні, асоціативні системи.

4 Географічно розподілені системи: призначення та принципи організації. Метакомп'ютери та GRID – системи, архітектурно-структурна організація та особливості застосування.

5 Системи з реконфігурованою структурою. Принципи організації, особливості проектування та застосування.

6 Вбудовані мікроконтролерні системи. Структура та галузі застосування.

#### **1.5 Комп'ютерні мережі**

1 Еталонна модель взаємодії відкритих систем (OSI). Семирівнева архітектура. Функції рівнів та їх взаємодія. Послуги, протоколи, інтерфейси.

2 Фізичні середовища передавання даних та їх порівняльні характеристики. Теорема Шеннона про взаємозв'язок смуги пропускання та пропускної спроможності каналу.

3 Технології комутації каналів, повідомлень та пакетів. Логічна та фізична структури мереж.

4 Мережі передачі даних (МПД). Архітектура МПД типів X.25, ISDN, Frame Relay, АТМ та ін. Міжнародні стандарти на МПД.

5 Локальні мережі: топологія, архітектура та структурна організація. Методи доступу в мережах типу Ethernet, Token Ring, FDDI, АТМ. Формати пакетів. Порівняння характеристик локальних мереж.

6 Корпоративні мережі. Функції, алгоритми та особливості концентраторів, мостів, комутаторів та маршрутизаторів. Типи маршрутизаторів та протоколи маршрутизації. Засоби захисту мережного периметру.

7 Internet: архітектура та структурна організація. Стек протоколів TCP/IP. Формати пакетів, адресація та маршрутизація в IP – мережах. Технологія WWW, Web-серверів, Web – сторінок, мови гіпертекстів типів HTML, XML, SGML та т.і.

8 Технології Internet of things, Smart Everything.

9 Туманні мережі (Fog networks).

10 Хмарні обчислення, моделі обслуговування та розгортання.

## **1.6 Теоретичні основи побудови компонентів**

1 Основи теорії моделювання. Поняття моделі, основні властивості моделей, класифікація моделей. Мови моделювання. Методи обробки результатів моделювання.

2 Елементи теорії лінійних електричних кіл. Основні закони і теореми. Методи аналізу лінійних електричних кіл: контурних струмів, вузлових потенціалів, матричний аналіз. Аналіз нелінійних електричних кіл.

3 Передавальні, перехідні та амплітудно-частотні характеристики. Аналіз швидкодії компонентів у часовій та у частотній областях. Методи аналізу стійкості.

4 Основні поняття експериментальних досліджень, спостереження, лічба, вимірювання, контроль, діагностика.

5 Фізичні величини та сигнали, їх математичний опис. Систематизація фізичних величин. Класифікація вимірювань: прямі, непрямі, опосередковані, сукупні і сумісні.

## **1.7 Компоненти комп'ютерів, систем та мереж**

### *1 Цифрові компоненти*

1.1 Типи вузлів та блоків сучасних комп'ютерів, їх характеристики. Процесори, засоби пам'яті та керування обчислювальними процесами, пристрої введення – виведення інформації.

1.2 Великі інтегральні мікросхеми (ВІМС). Типи та комплекти ВІМС. Їх характеристики та технології виготовлення.

1.3 Логічні інтегральні мікросхеми, що програмуються, особливості їх організації та використання.

1.4 Імплементация ВІМС: стандартні (Standard), програмовні (Field Programmable), спеціалізовані (ASIC).

1.5 Мікропроцесори: структура, внутрішні мови, типові операції та процедури. Приклади та характеристики сучасних  $\mu P$ .

1.5 Процесори цифрової обробки сигналів. Типи та характеристики.

1.6 Інтегральні схеми пам'яті. Види інтегральних запам'ятовуючих пристроїв (ЗП). ІС з довільною та послідовною вибіркою на біполярних та МДП транзисторах. Програмовані та перепрограмовані постійних ЗП.

1.7 Програмовані логічні інтегральні схеми (ПЛІС), CPLD, FPGA, технологічні основи.

*2 Аналогові та аналого-цифрові, цифро-аналогові компоненти.*

2.1 Операційні підсилювачі (ОП). Аналіз схем ОП, їх основні параметри та характеристики. Температурний і часовий дрейфи. Методи компенсації дрейфу. Стійкість схем ОП, їх корекція.

2.2 Засоби вимірювальної техніки: міра, вимірювальний перетворювач, масштабний перетворювач, компаратор. Основні параметри і характеристики.

2.3 Давачі та перетворювачі. Тензочутливі елементи, термоелектричні перетворювачі, термопари. Оптиелектронні перетворювачі. Давачі Холла, магніторезистори, напівпровідникові квантові інтерферометри (СКВІД).

2.4 Цифро-аналогові перетворювачі (ЦАП). Основні вузли, характеристики та параметри. Аналого-цифрові перетворювачі (АЦП). АЦП прямого та компенсаційного перетворювань. Сигма-дельта АЦП. Основні параметри та характеристики.

## **1.8 Програмне забезпечення ЕОМ та мереж**

1 Асемблери та їх типи. Машинно-залежні та незалежні характеристики асемблерів. Транслятори з мов асемблера.

2 Операційні системи (ОС). Основні компоненти та загальні характеристики операційних систем та їх інтерфейсів.

3 Мережні ОС: архітектура та функціональні особливості, адміністрування. Безпека інформаційних ресурсів. Технологія архівного резервування. Середовища розробки розосереджених прикладних програм Informix, Oracle, Power Builder.

4 Системи та мови програмування. Машинно-орієнтовані, проблемно-орієнтовані та універсальні мови програмування. Абетка, синтаксис та семантика. Способи опису мов програмування.

5 Компіляція та її фази. Компілятори з оптимізацією.

6 Технологічна культура кіберпростору Big Data. Аналітика великих даних (Big Data Analytics).

7 Проектування та адміністрування баз даних, мови проектування (Oracle, MS-SQL, MySQL, NoSQL).

## **1.9 Проектування комп'ютерних систем та мереж**

1 Системний підхід до проектування комп'ютерів. Рівні та етапи проектування.

2 Завдання та методи проектування. Системне, функціональне, логічне, технічне та технологічне проектування.

3 Основні технології проектування. Стратегія вибору сумісних апаратних та програмних засобів. Інтеграція різних апаратних та програмних платформ для побудови обчислювальних систем.

4 Моделювання для обґрунтування запропонованих технічних рішень. Мови опису апаратури (VHDL, Verilog, System Verilog).

5 Відносини між Hardware та Software. Мови проектування апаратури (VHDL, Verilog) та програмування (Java, Python, C++).

6 Проектування функціональних блоків та елементної бази комп'ютерів за допомогою САПР. Основні програмні комплекси САПР (Xilinx, Quartus, Cadence, Mentor Graphic).

7 Особливості проектування реконфігурованих комп'ютерних систем з використанням ПЛІС. Синтез програмовної логіки. Методологія проектування ПЛІС.

8 Design and test. Автоматичний синтез (EDA) та верифікація проектів за IEEE-стандартами граничного сканування.

## **1.10 Надійність комп'ютерів, систем та мереж**

1 Показники надійності комп'ютерів, систем та мереж. Вплив параметрів елементної бази на показники надійності.

2 Методи та способи забезпечення високої достовірності обробки інформації.

3 Достовірність результатів обробки інформації в комп'ютерах ЕОМ та мереж, в залежності від відмов та збоїв апаратури.

4 Апаратний автоматичний контроль комп'ютерів та мереж для забезпечення достовірності обробки інформації.

5 Методи кодування інформації та їх застосування для підвищення надійності обробки інформації.

## **1.11 Захист інформації в комп'ютерних системах та мережах**

1 Інформаційна безпека комп'ютерної обробки та зберігання даних. Основні задачі захисту інформації в комп'ютерних системах та мережах.

2 Організаційні, програмні та апаратні засоби захисту інформації. Засоби обмеження доступу до інформації для захисту комп'ютерних систем та мереж від спроб несанкціонованого доступу.

3 Алгоритми та програми криптографічного шифрування даних. Спецпроцесори для криптографії. Засоби ідентифікації користувачів.

4 Комп'ютерні віруси, їх класифікація та розповсюдження, методи виявлення вірусів та засоби захисту від них. Найбільш розповсюджені пакети захисту від вірусів.

5 Авторське право (зокрема на програмне забезпечення) та засоби його захисту.

### **1.12 Інформаційно-вимірювальні системи та їх компоненти**

1 Основні визначення вимірювальної техніки: вимірювання, фізична величина, результат вимірювання, похибка вимірювання та її складові, класифікація методів вимірювання.

2 Засоби вимірювання та їх характеристики. Первинні вимірювальні перетворювачі (ПВП) та вторинні вимірювальні перетворювачі (ВВП), їх похибки. Мостові схеми ВП.

3 Цифрові вимірювальні пристрої (ЦВП). Вимірювачі частоти. Інтегруючі ЦВП. ЦВП розгортуючого перетворення та слідкуючі ЦВП.

4 Мікропроцесорні засоби та системи автоматичних вимірювань.

5 Основні метрологічні характеристики ЦВП.

## 1.13 Список рекомендованої літератури

### 1.13.1 Базова

1. Азаров О.Д. Основи теорії аналого-цифрового перетворення на основі надлишкових позиційних систем числення. Вінниця: УНІВЕРСУМ, 2004. 260 с.
2. Abramovici M. Digital System Testing and Testable Design / M. Abramovici, M.A. Breuer, A.D. Friedman. – Computer Science Press. – 1998.– 652 p.
3. M. Morris Mano. Digital Desing : third edition – New Delhi, India : Prentice Hall, 2010.– 516 p.
4. Pedroni, V. A. Finite state machines in hardware : theory and design (with VHDL and SystemVerilog) /Volnei A. Pedroni. – Cambridge, MA: MIT Press., 2013. – 338 p.
5. Computer Networking. A Top-Down Approach / James F. Kurose, Keith W. Ross. Pearson. 8 edition. 2020. – 764 p.
6. Network+ Guide to Networks / J. West, J. Andrews, T. Dean. Course Technology Inc. 8th edition. 2018. – 847 p.
7. Computer networks / Andrew S. Tanenbaum, David J. Wetherall. Prentice Hall. 5 edition. – 933 p.
8. Network Security Essentials: Applications and Standards, 6th Edition / W. Stallings. Addison-Wesley Professional, 2017. – 464 p.
9. Foundations of Modern Networking: SDN, NFV, QoE, IoT, and Cloud, / W. Stallings. Addison-Wesley Professional, 2016. – 560 p.
10. Network Programmability and Automation: Skills for the Next-Generation Network Engineer / Scott Lowe, Matt Oswalt. O'Reilly Media, 2018, 559 p.
11. Комп'ютерна схемотехніка : підручник / [Азаров О. Д., Гарнага В. А., Клятченко Я. М., Тарасенко В. П.]. – Вінниця : ВНТУ, 2018. – 230 с.
12. Подлевський Б. М., Рикалюк Р. Є. Теорія інформації: Підручник. – Львів: ВЦ ЛНУ ім. І. Франка, 2016. – 339 с.
13. Roman Trobec, Boštjan Slivnik, Patricio Bulić, Borut Robič, Introduction to Parallel Computing From Algorithms to Programming on State-of-the-Art Platforms. Springer. 2018.
14. Sri Manikanta Palakollu. Practical System Programming with C. Pragmatic Example Applications in Linux and Unix-Based Operating Systems. Springer. 2021.

15. Колонтаєвська Ю.П., Сосков А.Т. Промислова електроніка та мікросхемотехніка. Навчальний посібник. 2-е вид.-К.: Каравела, 2004.-432 с.
16. Тарасенко В.П., Маламан А.Ю., Черніченко Ю.П., Корнійчук В.І. Надійність комп'ютерних систем. – К.,Корнійчук.-2007.-256 с.
17. Мірошник М.А. Автоматизація проектування вбудованих систем і програмних засобів на ПЛІС мовою опису апаратури: навч. посібник / М.А. Мірошник, М.С. Курцев. – Харків: УкрДУЗТ, 2021. – 331 с.
18. Daniel D. Gajski, Samar Abdi, Andreas Gerstlauer, Gunar Schirner. Embedded System Design. Modeling, Synthesis and Verification.– Springer.– 2009.– 352 p.
19. Design of Digital Systems and Devices / Marian Adamski, Alexander Barkalov, Marek Wegrzyn // Springer. – 2011. – 362 p.
20. IEEE 1500 Web Site. <http://grouper.ieee.org/groups/1500/>.
21. Hasan Alkhatib, Paolo Faraboschi, Eitan Frachtenberg, Hironori Kasahara, Danny Lange, Phil Laplante, Arif Merchant, Dejan Milojicic, Karsten Schwan. IEEE CS 2022 Report. IEEE Computer Society. 2014. 163 p.
22. Michael A. Nielsen & Isaac L. Chuang. Quantum Computation and Quantum Information. — Cambridge University Press.— 2010. —676p.
23. Marinissen Erik Jan. IEEE Std 1500 Enables Modular SoC Testing / Erik Jan Marinissen, Yervant Zorian // Design & Test of Computers.– January/February 2009. – P.8-16.
24. Modeling and Simulation of Computer Networks and Systems. Methodologies and Applications. Edited by Mohammad S. Obaidat Petros Nicolitidis Faouzi Zarai. 2015. doi:10.1016/B978-0-12-800887-4.00031-6
25. Navabi Z. Digital System Test and Testable Design. Springer. 2011. 435 с.
26. Stenholm Stig, Kalle-Antti Suominen. Quantum approach to informatics.– John Wiley & Sons, Inc. 2005. 249p.
27. Zorian Yervant. Test Strategies for System-in-Package / Yervant Zorian // The Plenary Paper of IEEE East-West Design & Test Symposium (EWDTS'08). Lviv, Ukraine. October 9-12, 2008.
28. Vladimir Hahanov, Cyber Physical Computing for IoT-driven Services, New York: Springer 2018.
29. D. Harris, S. Harris. Digital Design and Computer Architecture. – 2nd Edition. – Elsevier.– 2012.
30. Pedroni, V. A. Finite state machines in hardware : theory and design / Volnei A. Pedroni. – Cambridge, MA: MIT Press., 2013. – 338 p.
31. J.A. Ang, D.J. Mountain. New Horizons for High-Performance Computing // COMPUTER. Dec. 2022. P. 156 – 162.

32. Emerging Computing: From Devices to Systems. Looking Beyond Moore and Von Neumann. Editors: Mohamed M. Sabry Aly, Anupam Chattopadhyay. Springer. 2023.
33. Taraate, V. (2023). FPGA Architecture and Design Flow. In: Digital Design from the VLSI Perspective. Springer, Singapore. [https://doi.org/10.1007/978-981-19-4652-3\\_19](https://doi.org/10.1007/978-981-19-4652-3_19)
34. Castrillon, J., Desnos, K., Goens, A., Menard, C. (2023). Dataflow Models of Computation for Programming Heterogeneous Multicores. In: Chattopadhyay, A. (eds) Handbook of Computer Architecture. Springer, Singapore. 2023. [https://doi.org/10.1007/978-981-15-6401-7\\_45-2](https://doi.org/10.1007/978-981-15-6401-7_45-2)
35. Artificial Intelligence Technology. Huawei Technologies Co., Ltd. Springer Singapore. 2023. <https://doi.org/10.1007/978-981-19-2879-6>
36. Huawei Technologies Co., Ltd. (2023). Deep Learning Frameworks. In: Artificial Intelligence Technology. Springer, Singapore. [https://doi.org/10.1007/978-981-19-2879-6\\_4](https://doi.org/10.1007/978-981-19-2879-6_4)
37. Data Communications and Network Technologies. Huawei Technologies Co., Ltd. Springer, Singapore. 2022. <https://doi.org/10.1007/978-981-19-3029-4>
38. Springer Handbook of Augmented Reality. Editors: Andrew Yeh Ching Nee, Soh Khim Ong. Springer Cham. 2023. <https://doi.org/10.1007/978-3-030-67822-7>
39. Cloud Computing Technology. Huawei Technologies Co., Ltd. Springer Singapore. 2023. <https://doi.org/10.1007/978-981-19-3026-3>
40. M. Tehranipoor, N. Pundir, N. Vashistha, F. Farahmandi. Hardware Security Primitives. Springer Cham. 2023. <https://doi.org/10.1007/978-3-031-19185-5>
41. B. S. Rawal, G. Manogaran, A. Peter. Cybersecurity and Identity Access Management. Springer Singapore. 2023. <https://doi.org/10.1007/978-981-19-2658-7>

### **1.13.2 Допоміжна**

1. IEEE Std 1800-2005.– IEEE Standard for System Verilog – Unified Hardware Design, Specification, and Verification Language.– Sponsor: Design Automation Standards Committee of the IEEE Computer Society and the IEEE Standards Association Corporate Advisory Group.– Published by The Institute of Electrical and Electronics Engineers, Inc.– 3 Park Avenue. New York, NY 10016-5997, USA.– 2005.– 664 p.

2. IEEE Std 1364-2001. (Revision of IEEE Std 1364-1995).– IEEE Standard Verilog Hardware Description Language.– IEEE Computer Society Sponsored by the Design Automation Standards Committee.– Published by The Institute of Electrical and Electronics Engineers, Inc.– 3 Park Avenue, New York, NY 10016-5997, USA.– 2001.– 791 p.

3. Схемотехнічне проектування і моделювання НВІС (VLSI Schematic Design & Simulation) / В.І. Хаханов, І.В. Хаханова, Є.І. Литвинова, Г.В. Хаханова.– Харків: ХНУРЕ.– 2013.– 524 с.

4. MATLAB® documentation <https://www.mathworks.com/help/>

5. Vaibbhav Taraate. Digital Design from the VLSI Perspective. Concepts for VLSI Beginners. Springer. 2022. <https://doi.org/10.1007/978-981-19-4652-3>

6. Sustainable Smart Cities. Theoretical Foundations and Practical Considerations. Editors: Pradeep Kumar Singh, Marcin Paprzycki, Mohamad Essaaidi, Shahram Rahimi. Springer. 2023. <https://doi.org/10.1007/978-3-031-08815-5>

7. Handbook on Decision Making. Volume 3: Trends and Challenges in Intelligent Decision Support Systems. Editors: Julian Andres Zapata-Cortes, Cuauhtémoc Sánchez-Ramírez, Giner Alor-Hernández, Jorge Luis García-Alcaraz. Springer. 2022. <https://doi.org/10.1007/978-3-031-08246-7>

8. Faris Elghaish, Farzad Pour Rahimian, Tara Brooks, Nashwan Dawood, Sepehr Abrishami. Blockchain of Things and Deep Learning Applications in Construction. Digital Construction Transformation. Springer. 2023. <https://doi.org/10.1007/978-3-031-06829-4>

## 2 КРИТЕРІЇ ОЦІНЮВАННЯ ЗНАНЬ ВСТУПНИКА ПРИ ПРОВЕДЕННІ ВСТУПНОГО ВИПРОБУВАННЯ ЗІ СПЕЦІАЛЬНОСТІ

Екзаменаційний білет складається з трьох питань. Відповідь на кожне питання оцінюється за 200-бальною шкалою:

–185-200 балів: вступник продемонстрував всебічні, систематизовані та глибокі знання матеріалу, повністю розкривши та обґрунтувавши відповідь на питання екзаменаційного білета;

–170-184 балів: вступник продемонстрував систематизовані та глибокі знання матеріалу, зазначивши взаємозв'язок основних понять, розкривши та обґрунтувавши відповідь на питання екзаменаційного білета;

–145-169 балів: вступник продемонстрував повне знання матеріалу, загалом розкривши питання екзаменаційного білета, при цьому наведена відповідь потребує деяких додаткових роз'яснень, уточнень, доповнень, обґрунтувань тощо;

–125-144 балів: вступник продемонстрував знання основного матеріалу та базових понять, загалом розкривши питання екзаменаційного білета, при цьому наведена відповідь потребує деяких суттєвих додаткових роз'яснень, уточнень, доповнень, обґрунтувань тощо;

–100-124 балів: вступник продемонстрував знання основ матеріалу в мінімальному обсязі, недостатньо повно розкривши питання екзаменаційного білета, при цьому наведена відповідь потребує суттєвих додаткових роз'яснень, уточнень, доповнень, обґрунтувань тощо;

– 1-99 балів: вступник продемонстрував недостатні знання матеріалу, припустивши значну кількість принципових помилок у відповіді на питання екзаменаційного білета.

Оцінка за кожне питання виставляється комісією на основі письмової відповіді вступника та усної співбесіди з цього питання, за необхідності. Відповідь на кожне питання екзаменаційного білета зараховується за умови отримання за неї не нижче 100 балів.

Загальна оцінка визначається як середнє арифметичне оцінок, отриманих за кожне питання екзаменаційного білета.

Фахова комісія проставляє загальну оцінку за шкалою 100-200 балів або ухвалює рішення про негативну оцінку зі вступного випробування («незадовільно», «не склав»).