

III Міжнародна науково-практична конференція «Теоретичні та прикладні аспекти розробки пристроїв на мікроконтролерах і ПЛІС»

MC&FPGA-2021

24-25 червня 2021 року, м. Харків, Україна



ІНФОРМАЦІЙНИЙ ЛИСТ

ШАНОВНІ КОЛЕГИ!

Запрошуємо взяти участь у III Міжнародній науково-практичній конференції «Теоретичні та прикладні аспекти розробки пристроїв на мікроконтролерах і ПЛІС» MC&FPGA-2021, яка буде проходити з 24 по 25 червня 2021 року в дистанційному режимі на базі кафедри [Мікропроцесорних технологій і систем](#) факультету [Інформаційних радіотехнологій та технічного захисту інформації Харківського національного університету радіоелектроніки](#), м. Харків, Україна.

Актуальність тематики конференції обумовлена тенденціями переходу суспільства до технологій Індустрії 4.0, які висувають нові вимоги до розробки електронних пристроїв. Зокрема, електронне обладнання повинно відповідати вимогам: робота в реальному часі, наявність універсальних інтерфейсів сполучення, урахування змін зовнішніх умов та інше.

Мета проведення конференції

Обговорення завдань і пріоритетних напрямів науково-технічного розвитку у галузі проектування пристроїв на мікроконтролерах і програмованих логічних інтегральних схемах; вбудованих систем; Інтернету речей; індустріального Інтернету речей та інше. Вирішення

проблематики формування більш якісної взаємодії ланцюгів «освіта – наука – виробництво». Сприяння розвитку формування інноваційної екосистеми та розвитку наукових досліджень і науково-технічних (експериментальних) розробок.

Тематика конференції:

- Математичне моделювання інформаційних сигналів і систем;
- Мови опису апаратури;
- Системи автоматизованого проектування пристроїв на мікроконтролерах, мікропроцесорах і ПЛІС;
- Особливості розробки пристроїв на мікроконтролерах і мікропроцесорах;
- Аспекти розробки пристроїв на ПЛІС;
- Архітектура і мікроархітектура спеціалізованих обчислювальних систем;
- Сучасні тенденції розвитку мікропроцесорної техніки;
- Проблематика підвищення якості підготовки фахівців.

Вимоги до оформлення та публікування тез доповідей

1. Матеріали тез доповідей необхідно надіслати до 15.06.2021 р. на електронну пошту mcfpga@nure.ua.
2. Робоча мова конференції – англійська.
3. Обсяг тез доповіді від 2 до 4 повних сторінок. Текст тез доповіді оформлюється згідно [шаблону](#) (template_a4_format_2021.doc). Відповідальність за якість та зміст тез несе автор.
4. За успішного рецензування направляється відповідь з наступною інформацією «Тези доповіді прийняті до публікації».
5. Тези доповідей отримують цифрові ідентифікатори DOI.
6. Публікація тез доповіді безкоштовна.
7. За результатами проведення конференції тези доповідей будуть опубліковані на сайті mcfpga.nure.ua.

Контактна інформація

Координатор заходу:

к.т.н., доцент, завідувач кафедри МТС Свид Ірина Вікторівна

Контактний телефон: +38 (050) 4061-220

E-mail: mcfpga@nure.ua, iryna.svyd@nure.ua

Веб-сайт конференції: mcfpga.nure.ua